2010-02

								/				/			
								1/4		6					
								1/2		6					
								1/4	FPGA	5					
								0/0		6					

4   1   6

-
-

-
-

2-1

2-2 $\longrightarrow$ **3**

			/					
1			500000	1	500	12.0	12.0	3 4000 4000 3=12
						12.0	12.0	

2-4   **—>**

1			
2			
1			
2			
3			
4	80	80	4800 　　　　　　　　　40　/　　40 /　　2　=80
3			
4			
5			
6			

3-1 $\longrightarrow$ $\underline{\quad 4 \quad}$

—

			/			

1	M9-CSP64	230	300.0	69.0	69.0	RFID
						
						         50
						      180
						80 1 1
						160 RFID

3-2   ⟶

3-3   ─>   **5**

1		5		150.0	150.0	5
						
						                                                    30
						            30 5=150

2		3		45.0	0.0	3
						                                      15
						    15 3=45

				195.0	150.0	

3-4   —>

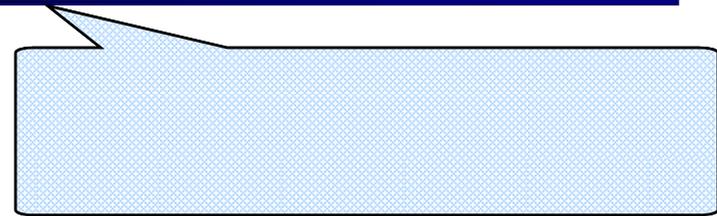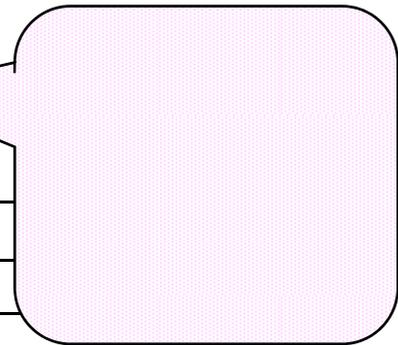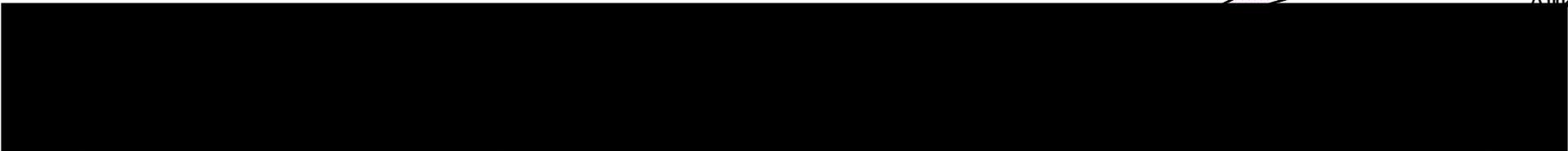|			
3			
1			
2			
3			

4   /
/   /
	24.8	24.8	**1**
			                6-10 2500 / 8
			2500 8=20 **2**
			              2 1000 /
			800 / 1000+800=1.8 **3**
			                                3

......			

			2500 /	
	/			
	PCT	30000		
		800		
			2000 /	

3-5 ——>

3-6　　　　　—>

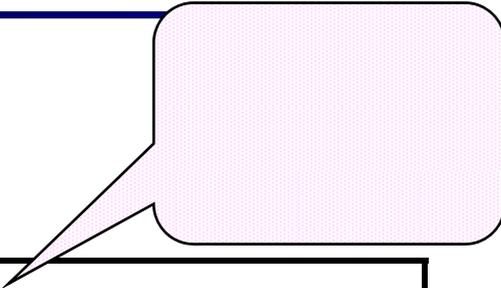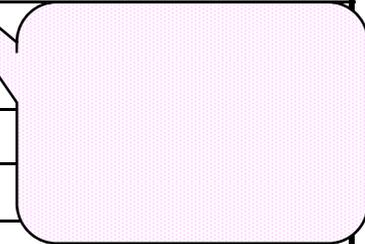|			
3			
1			
2			
3			
4　　　/　/　　/			
5			
6	5.67	5.67	1　　　　　　　　　　　　　　　　　　　　　　　　　　　1　　　　5　　　30 　　　　2000　/　　　　　150　/　　　　　　50　/　　　　　　　30 /　,　　　　　　1200　/　　　　　2000+　150+50+30 5+1200=4350 2　　　　　　　　　　　　　　　　2　　　　2　　　　　　　　200 /　　　　150　/　.　　　　　50　/　.　　　　　　30　/　. (200+(150+50+30)　2)　2=1320 　　　4350+1320=5670

1			
2			
3			
4	250	250	1 30 5000 150 2 40 2500 / 100
5	110	110	1 10 2 50 3 50
6			

1			
2			
3			
4			
5			
6			
1	68.7	68.7	1 10 800 / / 7 800 / / +10000 +4400 =20000 20 / 2 =40 2 7-8 10000 400 / 150 / 500 [10000+ 400+150 7+500] 2 =28700 28.7+40=68.7

6-2